

NOTE: for future patch releases (eg: C2000/CLA 15.12.3.LTS), download the file, validation_results.C2000_CLA.15.12.3.LTS.pdf , from mysecuresoftware tool folder where QKIT installer was obtained.

Compiler version 18.12.1.LTS
 Compiler target C2000 and CLA
 Date executed 1/28/2019
 Execution machines Linux, Windows, and MacOSX
 Tester Greg Miller

| test | passed | failed | compiler options (use cases) |
|------------------------|--------|--------|--|
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -mt -o2 -mi |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -mt -o2 -ms |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -o3 -mo |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf5 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -pdse 118 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -o3 -ms |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 --float_support=fpu32 -ml -mt -o4 --parallel=2 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -o2 -pdse 118 --symdebug:dwarf_version=4 -v28 -ml --float_support=fpu32 -o2 -pdse 118 -- |
| ACE C89 SuperTest 2012 | 2560 | 0 | symdebug:dwarf_version=4 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o3 -pdse 118 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o1 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o2 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o2 -mi |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o2 -ms |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o2 --rpt_threshold=80 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o3 -mf3 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o3 -mf1 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o3 -mf5 |
| ACE C89 SuperTest 2012 | 2556 | 0 | -v28 -ml -mt -o3 -mf5 --abi=eabi |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o3 --symdebug:none |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -mt -o4 -ms |
| ACE C89 SuperTest 2012 | 2556 | 0 | -v28 -ml -mt -o4 -ms --abi=eabi |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -o1 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -o2 -g --symdebug:dwarf_version=4 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -o3 -mf |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -o4 -mf --parallel=4 |
| ACE C89 SuperTest 2012 | 2560 | 0 | -v28 -ml -o3 -mf3 |
| ACE C89 SuperTest 2012 | 2556 | 0 | -v28 --float_support=fpu64 -ml -mt -o0 --abi=eabi -v28 --float_support=fpu64 -ml -o1 -- |
| ACE C89 SuperTest 2012 | 2556 | 0 | symdebug:dwarf_version=4 --abi=eabi |

| | | |
|------------------------|------|--|
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf3 --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -mi --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -ms --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -o3 -mo --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf5 --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -pdse 118 --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu64 -ml -o3 -ms --abi=eabi |
| ACE C89 SuperTest 2012 | 2560 | 0 -v28 --float_support=fpu32 -ml -mt -o0 -v28 --float_support=fpu64 -ml -mt -o4 --parallel=2 --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 -ml --float_support=fpu64 -o2 -pdse 118 --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 symdebug:dwarf_version=4 --abi=eabi |
| ACE C89 SuperTest 2012 | 2556 | 0 -v28 --float_support=fpu32 -ml -mt -o0 --abi=eabi -v28 --float_support=fpu32 -ml -o1 --abi=eabi |
| ACE C89 SuperTest 2012 | 2560 | 0 symdebug:dwarf_version=4 |
| ACE C89 SuperTest 2012 | 2560 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3 |
| ACE C99 SuperTest 2012 | 756 | 0 -v28 -ml -o2 |
| ACE C99 SuperTest 2012 | 756 | 0 -v28 -ml -o2 --abi=eabi |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --opt_level=2 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --opt_level=3 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= -mf=1 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= -mf=2 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= -mf=3 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -mf=0 |
| Applications | 14 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -mf=1 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -mf=2 |
| Applications | 14 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -mf=3 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -mf=4 |
| Applications | 14 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -mf=5 |
| Applications | 16 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=0 |
| Applications | 16 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=1 |
| Applications | 16 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=2 |
| Applications | 16 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=3 |

| | | |
|--------------|----|--|
| Applications | 16 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=4 |
| Applications | 16 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=5 |
| Applications | 16 | 0 -v28 -ml -mt -o3 -mf=0 |
| Applications | 16 | 0 -v28 -ml -mt -o3 -mf=1 |
| Applications | 16 | 0 -v28 -ml -mt -o3 -mf=2 |
| Applications | 16 | 0 -v28 -ml -mt -o3 -mf=3 |
| Applications | 16 | 0 -v28 -ml -mt -o3 -mf=4 |
| Applications | 16 | 0 -v28 -ml -mt -o3 -mf=5 |
| Applications | 14 | 0 -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=0 |
| Applications | 14 | 0 -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=1 |
| Applications | 14 | 0 -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=2 |
| Applications | 14 | 0 -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=3 |
| Applications | 14 | 0 -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=4 |
| Applications | 14 | 0 -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=5 |
| Applications | 14 | 0 -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu64 -pm -o3 -DRESTRICT= --abi=eabi - mf=0 |
| Applications | 14 | 0 -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu64 -pm -o3 -DRESTRICT= --abi=eabi - mf=1 |
| Applications | 14 | 0 -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu64 -pm -o3 -DRESTRICT= --abi=eabi - mf=2 |
| Applications | 14 | 0 -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu64 -pm -o3 -DRESTRICT= --abi=eabi - mf=3 |
| Applications | 14 | 0 -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu64 -pm -o3 -DRESTRICT= --abi=eabi - mf=4 |
| Applications | 14 | 0 -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu64 -pm -o3 -DRESTRICT= --abi=eabi - mf=5 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=0 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=1 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=2 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=3 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=4 |
| Applications | 14 | 0 -v28 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=5 |
| Applications | 14 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -- abi=eabi -mf=0 |

| | | | |
|--------------|----|---|--|
| Applications | 14 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=1 |
| Applications | 14 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=2 |
| Applications | 14 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=3 |
| Applications | 14 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=4 |
| Applications | 14 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --abi=eabi -mf=5 |
| Applications | 16 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=0 |
| Applications | 16 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=1 |
| Applications | 16 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=2 |
| Applications | 16 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=3 |
| Applications | 16 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=4 |
| Applications | 16 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=5 |
| Applications | 16 | 0 | -v28 -ml -mt -o3 --abi=eabi -mf=0 |
| Applications | 16 | 0 | -v28 -ml -mt -o3 --abi=eabi -mf=1 |
| Applications | 16 | 0 | -v28 -ml -mt -o3 --abi=eabi -mf=2 |
| Applications | 16 | 0 | -v28 -ml -mt -o3 --abi=eabi -mf=3 |
| Applications | 16 | 0 | -v28 -ml -mt -o3 --abi=eabi -mf=4 |
| Applications | 16 | 0 | -v28 -ml -mt -o3 --abi=eabi -mf=5 |
| Applications | 14 | 0 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed -pm -o3 -DRESTRICT= --abi=eabi -mf=0 |
| Applications | 14 | 0 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed -pm -o3 -DRESTRICT= --abi=eabi -mf=1 |
| Applications | 14 | 0 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed -pm -o3 -DRESTRICT= --abi=eabi -mf=2 |
| Applications | 14 | 0 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed -pm -o3 -DRESTRICT= --abi=eabi -mf=3 |
| Applications | 14 | 0 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed -pm -o3 -DRESTRICT= --abi=eabi -mf=4 |
| Applications | 14 | 0 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed -pm -o3 -DRESTRICT= --abi=eabi -mf=5 |

| | | | |
|--------------|----|---|--|
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o3 -DRESTRICT= --abi=eabi - mf=0 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o3 -DRESTRICT= --abi=eabi - mf=1 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o3 -DRESTRICT= --abi=eabi - mf=2 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o3 -DRESTRICT= --abi=eabi - mf=3 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o3 -DRESTRICT= --abi=eabi - mf=4 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o3 -DRESTRICT= --abi=eabi - mf=5 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o1 -DRESTRICT= --abi=eabi - mf=0 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o1 -DRESTRICT= --abi=eabi - mf=1 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o1 -DRESTRICT= --abi=eabi - mf=2 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o1 -DRESTRICT= --abi=eabi - mf=3 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o1 -DRESTRICT= --abi=eabi - mf=4 |
| Applications | 14 | 0 | -v28 -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -pm -o1 -DRESTRICT= --abi=eabi - mf=5 |
| Applications | 20 | 0 | symdebug:dwarf_version=4 -v28 -ml -mt -ms -o3 -k -DRESTRICT= -- |
| Applications | 20 | 0 | symdebug:dwarf_version=4 --abi=eabi -v28 -ml -mt --float_support=fpu32 -ms -o3 -k - |
| Applications | 20 | 0 | DRESTRICT= -v28 -ml -mt --float_support=fpu32 -ms -o3 -k - |
| Applications | 20 | 0 | DRESTRICT= --abi=eabi |
| Applications | 3 | 0 | -v28 -ml -mt -pm -o3 -v28 -DRESTRICT= |
| Applications | 3 | 0 | -v28 -ml -pm -o3 -DRESTRICT= |
| Applications | 20 | 0 | -v28 -ml -ms -o3 -k -DRESTRICT= |

| | | |
|--------------|----|---|
| Applications | 10 | 0 -v28 -ml -DRESTRICT= --symdebug:dwarf_version=4 |
| Applications | 3 | 0 -v28 -ml -DRESTRICT= |
| Applications | 10 | 0 -v28 -ml -mt -DRESTRICT= |
| Applications | 3 | 0 -v28 -ml -mt -DRESTRICT= |
| Applications | 1 | 0 -v28 -ml -pm -o3 -DRESTRICT= |
| Applications | 10 | 0 -v28 -ml -pm -o3 -DRESTRICT= |
| Applications | 1 | 0 -v28 -ml -DRESTRICT= --symdebug:dwarf_version=4 |
| Applications | 10 | 0 -v28 --float_support=fpu32 -ml -g -DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o3 -- |
| Applications | 10 | 0 rpt_threshold=20 -DRESTRICT= |
| Applications | 10 | 0 -v28 --float_support=fpu32 -ml -mt -o1 -DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o1 -DRESTRICT= -- |
| Applications | 10 | 0 abi=eabi |
| Applications | 10 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o2 -ms - |
| Applications | 10 | 0 DRESTRICT= |
| Applications | 10 | 0 -v28 --float_support=fpu32 -ml -o3 -mf -DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o3 -mi - |
| Applications | 10 | 0 DRESTRICT= |
| Applications | 13 | 0 -v28 --float_support=fpu32 -ml -o3 -pm |
| Applications | 13 | 0 -v28 --float_support=fpu32 -ml -o3 -pm -mf -v28 -ml -mt --float_support=fpu64 -ms -o3 -k - |
| Applications | 20 | 0 DRESTRICT= --abi=eabi -v28 --float_support=fpu64 -ml -g -DRESTRICT= -- |
| Applications | 10 | 0 abi=eabi -v28 --float_support=fpu64 -ml -mt -o3 -- |
| Applications | 10 | 0 rpt_threshold=20 -DRESTRICT= --abi=eabi -v28 --float_support=fpu64 -ml -mt -o1 -DRESTRICT= -- |
| Applications | 10 | 0 abi=eabi -v28 --float_support=fpu64 -ml -mt -o2 -DRESTRICT= -- |
| Applications | 10 | 0 abi=eabi -v28 --float_support=fpu64 -ml -mt -o2 -ms - |
| Applications | 10 | 0 DRESTRICT= --abi=eabi -v28 --float_support=fpu64 -ml -o3 -mf -DRESTRICT= -- |
| Applications | 10 | 0 abi=eabi -v28 --float_support=fpu64 -ml -mt -o3 -mi - |
| Applications | 10 | 0 DRESTRICT= --abi=eabi |
| Applications | 13 | 0 -v28 --float_support=fpu32 -ml -o3 -pm -mf3 |
| Applications | 13 | 0 -v28 --float_support=fpu64 -ml -o3 -pm --abi=eabi |
| Applications | 13 | 0 -v28 --float_support=fpu64 -ml -o3 -pm -mf --abi=eabi |

| | | |
|--------------|----|---|
| Applications | 13 | 0 -v28 --float_support=fpu64 -ml -o3 -pm -mf3 --abi=eabi -v28 --float_support=fpu64 -ml -o3 -pm -ms -- |
| Applications | 13 | 0 symdebug:dwarf_version=4 --abi=eabi -v28 --float_support=fpu64 -ml -mt -o4 -ms - |
| Applications | 10 | 0 DRESTRICT= --abi=eabi -v28 --float_support=fpu32 -ml -o3 -pm -ms -- |
| Applications | 13 | 0 symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -mt -o4 -ms - |
| Applications | 10 | 0 DRESTRICT= --parallel=2 -v28 --float_support=fpu32 -ml -mt -o4 -ms - |
| Applications | 10 | 0 DRESTRICT= --abi=eabi -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=0 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=1 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=2 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=3 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=4 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=5 |
| Applications | 10 | 0 -v28 -ml -mt -o0 -DRESTRICT= |
| Applications | 10 | 0 -v28 -ml -mt -o1 -DRESTRICT= |
| Applications | 16 | 0 mf=0 -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - |
| Applications | 16 | 0 mf=1 |
| Applications | 2 | 0 -v28 -ml -mt -o1 -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - |
| Applications | 16 | 0 mf=2 -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - |
| Applications | 16 | 0 mf=3 -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - |
| Applications | 16 | 0 mf=4 -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - |
| Applications | 16 | 0 mf=5 |
| Applications | 2 | 0 -v28 -ml -mt -o2 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=0 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=1 -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- |
| Applications | 14 | 0 abi=eabi -mf=2 |

| | | | |
|--------------|----|---|---|
| Applications | 14 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- abi=eabi -mf=3 |
| Applications | 14 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- abi=eabi -mf=4 |
| Applications | 14 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 -DRESTRICT= -- abi=eabi -mf=5 |
| Applications | 2 | 0 | -v28 -ml -mt -o2 --abi=eabi |
| Applications | 16 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - mf=0 |
| Applications | 16 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - mf=1 |
| Applications | 16 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - mf=2 |
| Applications | 16 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - mf=3 |
| Applications | 16 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - mf=4 |
| Applications | 16 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi - mf=5 |
| Applications | 10 | 0 | -v28 -ml -mt -o2 -DRESTRICT= |
| Applications | 2 | 0 | -v28 -ml -mt -o2 -mi |
| Applications | 10 | 0 | -v28 -ml -mt -o2 -mi -DRESTRICT= -- symdebug:dwarf_version=4 |
| Applications | 2 | 0 | -v28 -ml -mt -o2 -ms |
| Applications | 10 | 0 | -v28 -ml -mt -o2 -ms -DRESTRICT= |
| Applications | 2 | 0 | -v28 -ml -mt -o3 |
| Applications | 2 | 0 | -v28 -ml -mt -o3 -mf |
| Applications | 2 | 0 | -v28 -ml -mt -o3 -mf3 -pm |
| Applications | 13 | 0 | -v28 -ml -mt -o3 -pm |
| Applications | 13 | 0 | -v28 -ml -mt -o3 -pm -mf |
| Applications | 13 | 0 | -v28 -ml -mt -o3 -pm --rpt_threshold=80 |
| Applications | 10 | 0 | -v28 -ml -mt -o3 --rpt_threshold=80 -DRESTRICT= -v28 -ml -mt -o3 --rpt_threshold=80 -DRESTRICT= -- |
| Applications | 10 | 0 | abi=eabi |
| Applications | 10 | 0 | -v28 -ml -mt -o4 -mf2 -DRESTRICT= |
| Applications | 2 | 0 | -v28 -ml -mt -o4 -ms |
| Applications | 2 | 0 | -v28 -ml -mt --symdebug:none |
| Applications | 2 | 0 | -v28 -ml -o1 |
| Applications | 2 | 0 | -v28 -ml -o2 |
| Applications | 10 | 0 | -v28 -ml -o2 -DRESTRICT= |
| Applications | 10 | 0 | -v28 -ml -o2 -ms -DRESTRICT= |
| Applications | 2 | 0 | -v28 -ml -o3 |
| Applications | 2 | 0 | -v28 -ml -o3 -mf -v28 -ml -o3 -mf -DRESTRICT= -- |
| Applications | 10 | 0 | symdebug:dwarf_version=4 |
| Applications | 10 | 0 | -v28 -ml -o3 -mi -DRESTRICT= |
| Applications | 10 | 0 | -v28 -ml -o3 -ms -DRESTRICT= |

| | | | |
|------------------------------|------|---|--|
| Applications | 2 | 0 | -v28 -ml -o4 |
| Applications | 10 | 0 | -v28 -ml -o4 -mf -DRESTRICT= --parallel=2 |
| Applications | 10 | 0 | -v28 -ml -o1 -DRESTRICT= |
| Applications | 10 | 0 | -v28 -ml -o3 -DRESTRICT= |
| Applications | 10 | 0 | -v28 -ml -o4 -ms -DRESTRICT= |
| Bugslayer Regression Testing | 1415 | 0 | |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt -- symdebug:dwarf_version=4 --abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt -- symdebug:dwarf_version=4 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt -mf3 -o2 --abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt -mf3 -o2 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt --opt_level=1 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt --opt_level=3 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt --opt_level=4 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt --abi=eabi -- opt_level=1 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt --abi=eabi -- opt_level=3 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -mt --abi=eabi -- opt_level=4 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o0 -mt -g -- symdebug:dwarf_version=4 --abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o0 -mt -g -- symdebug:dwarf_version=4 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o2 -mt -mf5 --abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o2 -mt -mf5 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o3 -mt -mf -mi -- abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o3 -mt -mf -mi --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o3 -mt --rpt_threshold=20 - abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu32 -o3 -mt --rpt_threshold=20 - abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 -mt --opt_level=0 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 -mt --opt_level=1 |

| | | |
|------------------------------|------|---|
| Bugslayer Regression Testing | 1046 | 0 -v28 -mt --abi=eabi --opt_level=0 |
| Bugslayer Regression Testing | 1046 | 0 -v28 -mt --abi=eabi --opt_level=1 -v28 -mt -o2 -mf3 --symdebug:dwarf_version=4 -- |
| Bugslayer Regression Testing | 1046 | 0 abi=coffabi -v28 -mt -o2 -mf3 --symdebug:dwarf_version=4 -- |
| Bugslayer Regression Testing | 1046 | 0 abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 -mt -o3 --symdebug:dwarf_version=4 --abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 -mt -o3 --symdebug:dwarf_version=4 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 --opt_level=2 |
| Bugslayer Regression Testing | 1046 | 0 -v28 --opt_level=3 |
| Bugslayer Regression Testing | 1046 | 0 -v28 --abi=eabi --opt_level=2 |
| Bugslayer Regression Testing | 1046 | 0 -v28 --abi=eabi --opt_level=3 -v28 --tmu_support=tmu1 -mt -o3 --fp_mode=relaxed -- |
| Bugslayer Regression Testing | 1046 | 0 abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 --tmu_support=tmu0 -mt -o3 --fp_mode=relaxed |
| Bugslayer Regression Testing | 1046 | 0 -v28 --abi=coffabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 --abi=eabi -v28 --abi=eabi --idiv_support=idiv0 -- |
| Bugslayer Regression Testing | 1046 | 0 float_support=fpu32 -mt -o1 -mf1 -v28 --abi=eabi --idiv_support=idiv0 -- |
| Bugslayer Regression Testing | 1046 | 0 float_support=fpu64 -o3 -mf5 -v28 --abi=eabi --idiv_support=idiv0 -- |
| Bugslayer Regression Testing | 1046 | 0 float_support=fpu32 -ooff -mf3 -v28 -o2 -ml -mt --float_support=fpu32 -- |
| Bugslayer Regression Testing | 560 | 0 cla_support=cla1 -v28 -o2 -ml -mt --float_support=fpu32 -- |
| Bugslayer Regression Testing | 47 | 0 cla_support=cla1 -v28 -o2 -ml -mt --float_support=fpu32 -- |
| Bugslayer Regression Testing | 121 | 0 cla_support=cla1 -v28 -o3 -ml -mt --float_support=fpu32 -- |
| Bugslayer Regression Testing | 560 | 0 cla_support=cla2 -v28 -o3 -ml -mt --float_support=fpu32 -- |
| Bugslayer Regression Testing | 47 | 0 cla_support=cla2 -v28 -o3 -ml -mt --float_support=fpu32 -- |
| Bugslayer Regression Testing | 121 | 0 cla_support=cla2 --symdebug:dwarf_version=4 |

| | | |
|------------------------------|------|---|
| Bugslayer Regression Testing | 560 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 |
| Bugslayer Regression Testing | 47 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 |
| Bugslayer Regression Testing | 121 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 |
| Bugslayer Regression Testing | 560 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi |
| Bugslayer Regression Testing | 47 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi |
| Bugslayer Regression Testing | 121 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi |
| Bugslayer Regression Testing | 560 | 0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --abi=eabi |
| Bugslayer Regression Testing | 47 | 0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --abi=eabi |
| Bugslayer Regression Testing | 121 | 0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --symdebug:dwarf_version=4 -- abi=eabi |
| Bugslayer Regression Testing | 560 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 --abi=eabi |
| Bugslayer Regression Testing | 47 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 --abi=eabi |
| Bugslayer Regression Testing | 121 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 --abi=eabi |
| Bugslayer Regression Testing | 150 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi |
| Bugslayer Regression Testing | 150 | 0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --symdebug:dwarf_version=4 -- abi=eabi |
| Bugslayer Regression Testing | 150 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 --abi=eabi |
| Bugslayer Regression Testing | 560 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi -DDOUBLE_IS_64BITS |
| Bugslayer Regression Testing | 560 | 0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --abi=eabi -DDOUBLE_IS_64BITS |
| Bugslayer Regression Testing | 560 | 0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla0 --abi=eabi -DDOUBLE_IS_64BITS |
| Bugslayer Regression Testing | 1046 | 0 -v28 --float_support=fpu64 -mt -- symdebug:dwarf_version=4 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 --float_support=fpu64 -mt -mf3 -o2 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 -v28 --float_support=fpu64 -mt --abi=eabi -- opt_level=1 |
| Bugslayer Regression Testing | 1046 | 0 -v28 --float_support=fpu64 -mt --abi=eabi -- opt_level=3 |

| | | | |
|------------------------------|------|---|--|
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -mt --abi=eabi -- opt_level=4 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -mt --abi=eabi -- opt_level=1 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -mt --abi=eabi -- opt_level=3 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -mt --abi=eabi -- opt_level=4 |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -o0 -mt -g -- symdebug:dwarf_version=4 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -o2 -mt -mf5 --abi=eabi |
| Bugslayer Regression Testing | 1046 | 0 | -v28 --float_support=fpu64 -o3 -mt -mf -mi --abi=eabi -v28 --float_support=fpu64 -o3 -mt --rpt_threshold=20 - |
| Bugslayer Regression Testing | 1046 | 0 | -abi=eabi |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt - o3 -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt - o3 -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt - o3 -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt - o3 -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt - o3 -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt - o3 -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu32 -ml - mt -o3 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu32 -ml - mt -o3 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu32 -ml - mt -o3 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu32 -ml - mt -o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu32 -ml - mt -o3 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu32 -ml - mt -o3 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=0 |

| | | | |
|-----------------|---|---|--|
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu1 --fp_mode=relaxed -ml -mt - o3 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu1 --fp_mode=relaxed -ml -mt - o3 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu1 --fp_mode=relaxed -ml -mt - o3 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu1 --fp_mode=relaxed -ml -mt - o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu1 --fp_mode=relaxed -ml -mt - o3 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu1 --fp_mode=relaxed -ml -mt - o3 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu64 -ml - mt -o2 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu64 -ml - mt -o2 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu64 -ml - mt -o2 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu64 -ml - mt -o2 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu64 -ml - mt -o2 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --idiv_support=idiv0 --float_support=fpu64 -ml - mt -o2 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi - mf=2 |

| | | | |
|-----------------|---|---|---|
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=4 |

| | | | |
|-----------------|-----|---|--|
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=5 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=0 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=1 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=2 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=3 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=4 |
| C28x Benchmarks | 9 | 0 | -v28 --float_support=fpu64 -ml -mt -o3 --abi=eabi -mf=5 |
| Dinkumware | 819 | 0 | -v28 -ml -o2 |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -mt -o0 |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -mt -o2 -g -v28 --float_support=fpu32 -ml -mt -o2 -mf -- |
| Dinkumware | 819 | 0 | symdebug:dwarf_version=4 |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -mt -o2 -mi |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -o2 -ms -v28 --float_support=fpu32 -ml -mt -o3 -g -mo=off -- |
| Dinkumware | 820 | 0 | abi=eabi |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -g -mo=off |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -o3 -mf |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf3 |
| Dinkumware | 819 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -ms -v28 --float_support=fpu32 -ml -mt -o4 -mf2 -- |
| Dinkumware | 819 | 0 | parallel=2 -v28 -ml -mt --float_support=fpu32 -o2 -- |
| Dinkumware | 819 | 0 | symdebug:dwarf_version=4 |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o2 |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o1 |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o2 -mi --symdebug:dwarf_version=4 |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o2 -ms |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o2 --rpt_threshold=80 |
| Dinkumware | 820 | 0 | -v28 -ml -mt -o2 --rpt_threshold=80 --abi=eabi |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o3 -mf |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o3 -mf1 |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o3 -mf3 |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o3 --symdebug:none |
| Dinkumware | 819 | 0 | -v28 -ml -mt -o4 -ms |
| Dinkumware | 820 | 0 | -v28 -ml -mt -o4 -ms --abi=eabi |
| Dinkumware | 819 | 0 | -v28 -ml -o1 |
| Dinkumware | 819 | 0 | -v28 -ml -o3 -mf --symdebug:dwarf_version=4 |

| | | |
|------------|-----|---|
| Dinkumware | 819 | 0 -v28 -ml -mt -o4 -mf2 |
| Dinkumware | 819 | 0 -v28 -ml -o3 --symdebug:none |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -mt -o0 --abi=eabi |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -g --abi=eabi -v28 --float_support=fpu64 -ml -mt -o2 -mf -- |
| Dinkumware | 820 | 0 symdebug:dwarf_version=4 --abi=eabi |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -mi --abi=eabi |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -o2 -ms --abi=eabi -v28 --float_support=fpu64 -ml -mt -o3 -g -mo=off -- |
| Dinkumware | 820 | 0 abi=eabi |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -o3 -mf --abi=eabi |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf3 --abi=eabi |
| Dinkumware | 820 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -ms --abi=eabi -v28 --float_support=fpu64 -ml -mt -o4 -mf2 -- |
| Dinkumware | 820 | 0 parallel=2 --abi=eabi -v28 -ml -mt --float_support=fpu64 -o2 -- |
| Dinkumware | 820 | 0 symdebug:dwarf_version=4 --abi=eabi -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=0 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=1 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=2 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=3 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=4 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=5 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH -mf=0 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH -mf=1 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH -mf=2 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH -mf=3 -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH -mf=4 |

| | | |
|------------|----|---|
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH -mf=5 |
| FP Kernels | 18 | 0 -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=0 |
| FP Kernels | 18 | 0 -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=1 |
| FP Kernels | 18 | 0 -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=2 |
| FP Kernels | 18 | 0 -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=3 |
| FP Kernels | 18 | 0 -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=4 |
| FP Kernels | 18 | 0 -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=5 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=0 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=1 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=2 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=3 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=4 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=5 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH --abi=eabi -mf=0 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH --abi=eabi -mf=1 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH --abi=eabi -mf=2 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH --abi=eabi -mf=3 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH --abi=eabi -mf=4 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 18 | 0 DMATH_TYPE=IQ_MATH --abi=eabi -mf=5 |
| | | -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - |
| FP Kernels | 18 | 0 mf=0 |
| | | -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - |
| FP Kernels | 18 | 0 mf=1 |
| | | -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - |
| FP Kernels | 18 | 0 mf=2 |
| | | -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - |
| FP Kernels | 18 | 0 mf=3 |
| | | -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - |
| FP Kernels | 18 | 0 mf=4 |
| | | -v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - |
| FP Kernels | 18 | 0 mf=5 |
| | | -v28 -ml -mt --float_support=fpu32 -o3 - |
| FP Kernels | 26 | 0 DMATH_TYPE=FLOAT_MATH -mf=2 |

| | | | |
|----------------|----|---|---|
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=FLOAT_MATH -mf=5 |
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=0 |
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=1 |
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=2 |
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=3 |
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=4 |
| FP Kernels | 26 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=5 |
| FP Kernels | 18 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=0 |
| FP Kernels | 18 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=1 |
| FP Kernels | 18 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=2 |
| FP Kernels | 18 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=3 |
| FP Kernels | 18 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=4 |
| FP Kernels | 18 | 0 | -v28 -ml -mt --float_support=fpu64 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=5 |
| GCC Extensions | 34 | 0 | -v28 -ml -mt -o2 -v28 --float_support=fpu32 -ml -mt -o2 -- |
| GCC Extensions | 34 | 0 | symdebug:dwarf_version=4 |
| GCC Extensions | 34 | 0 | -v28 -ml -o2 --symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -o2 -mf0 -- |
| GCC Extensions | 34 | 0 | symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -o2 -mf0 -- |
| GCC Extensions | 34 | 0 | symdebug:dwarf_version=4 --abi=eabi |
| GCC Extensions | 34 | 0 | -v28 --float_support=fpu32 -ml -mt -o2 -ms |
| GCC Extensions | 34 | 0 | -v28 --float_support=fpu32 -ml -o3 -mf |
| GCC Extensions | 34 | 0 | -v28 --float_support=fpu32 -ml -mt -o3 -mf3 |
| GCC Extensions | 34 | 0 | -v28 --float_support=fpu32 -ml -mt -o4 -ms |
| GCC Extensions | 34 | 0 | -v28 -ml |
| GCC Extensions | 34 | 0 | -v28 -ml -mt -o2 -ms --symdebug:dwarf_version=4 |
| GCC Extensions | 34 | 0 | -v28 -ml -mt -o3 |
| GCC Extensions | 34 | 0 | -v28 -ml -mt -o3 --abi=eabi |
| GCC Extensions | 34 | 0 | -v28 -ml -mt -o3 -mf3 |
| GCC Extensions | 34 | 0 | -v28 -ml -mt -o4 --parallel=2 |
| GCC Extensions | 34 | 0 | -v28 -ml -o1 --symdebug:dwarf_version=4 |
| GCC Extensions | 34 | 0 | -v28 -ml -o2 |

| | | |
|------------------|-------|---|
| GCC Extensions | 34 | 0 -v28 -ml -o3 -v28 --float_support=fpu64 -ml -mt -o2 -- |
| GCC Extensions | 34 | 0 symdebug:dwarf_version=4 --abi=eabi -v28 --float_support=fpu64 -ml -o2 -mf0 -- |
| GCC Extensions | 34 | 0 symdebug:dwarf_version=4 --abi=eabi |
| GCC Extensions | 34 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -ms --abi=eabi |
| GCC Extensions | 34 | 0 -v28 --float_support=fpu64 -ml -o3 -mf --abi=eabi |
| GCC Extensions | 34 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf3 --abi=eabi |
| GCC Extensions | 34 | 0 -v28 --float_support=fpu64 -ml -mt -o4 -ms --abi=eabi |
| GCC Torture Test | 993 | 0 -v28 -ml -o2 --symdebug:dwarf_version=4 |
| GCC Torture Test | 993 | 0 -v28 -ml -mt -o2 |
| GCC Torture Test | 991 | 0 -v28 -ml -mt -o2 --abi=eabi -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Perennial C++03 | 67833 | 0 ooff -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Perennial C++03 | 67833 | 0 o0 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Perennial C++03 | 67829 | 0 o2 -v28 --float_support=fpu32 -ml --exceptions --rtti -o2 -- |
| Perennial C++03 | 67829 | 0 symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Perennial C++03 | 67829 | 0 o2 -ms -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Perennial C++03 | 67829 | 0 o3 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Perennial C++03 | 67829 | 0 o3 -mf3 |
| Perennial C++03 | 67833 | 0 -v28 -ml --exceptions --rtti -o2 |
| Perennial C++03 | 67833 | 0 -v28 -ml --exceptions --rtti -o2 -mf |
| Perennial C++03 | 67833 | 0 -v28 -ml --exceptions --rtti -o2 -ms |
| Perennial C++03 | 67833 | 0 -v28 -ml --exceptions --rtti -o3 -mf |
| Perennial C++03 | 67833 | 0 -v28 -ml -mt --exceptions --rtti |
| Perennial C++03 | 67833 | 0 -v28 -ml -mt --exceptions --rtti -o0 --symdebug:none -v28 -ml -mt --exceptions --rtti -o2 -- |
| Perennial C++03 | 67833 | 0 symdebug:dwarf_version=4 |
| Perennial C++03 | 67833 | 0 -v28 -ml -mt --exceptions --rtti -o2 -g -v28 -ml -mt --exceptions --rtti -o2 -ms -- |
| Perennial C++03 | 67833 | 0 symdebug:dwarf_version=4 |
| Perennial C++03 | 67833 | 0 -v28 -ml -mt --exceptions --rtti -o3 |
| Perennial C++03 | 67833 | 0 -v28 -ml -mt --exceptions --rtti -o3 -mf |
| Perennial C++03 | 67833 | 0 -v28 -ml -mt --exceptions --rtti -o3 -mf3 -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Perennial C++03 | 66597 | 0 exceptions --rtti -ooff |

| | | |
|-----------------|-------|--|
| Perennial C++03 | 66593 | 0 -v28 --abi=eabi --float_support=fpu32 -ml -mt -- exceptions --rtti -o0 |
| Perennial C++03 | 66593 | 0 -v28 --abi=eabi --float_support=fpu32 -ml -mt -- exceptions --rtti -o2 --symdebug:dwarf_version=4 |
| Perennial C++03 | 66593 | 0 -v28 --abi=eabi --float_support=fpu32 -ml -mt -- exceptions --rtti -o2 -ms |
| Perennial C++03 | 66593 | 0 -v28 --abi=eabi --float_support=fpu32 -ml -mt -- exceptions --rtti -o3 |
| Perennial C++03 | 66593 | 0 -v28 --abi=eabi --float_support=fpu32 -ml -mt -- exceptions --rtti -o3 -mf3 |
| Perennial C++03 | 66597 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti |
| Perennial C++03 | 66597 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -- symdebug:dwarf_version=4 |
| Perennial C++03 | 66597 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -g |
| Perennial C++03 | 66597 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 |
| Perennial C++03 | 66597 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf |
| Perennial C++03 | 66597 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf3 |
| Perennial C++03 | 64457 | 0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- exceptions --rtti -ooff |
| Perennial C++03 | 64457 | 0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- exceptions --rtti -o0 |
| Perennial C++03 | 64457 | 0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- exceptions --rtti -o2 --symdebug:dwarf_version=4 |
| Perennial C++03 | 64457 | 0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- exceptions --rtti -o2 -ms |
| Perennial C++03 | 64457 | 0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- exceptions --rtti -o3 |
| Perennial C++03 | 64457 | 0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- exceptions --rtti -o3 -mf3 |
| Perennial C90 | 9112 | 0 -v28 -ml -g -o2 --symdebug:dwarf_version=4 |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -g -o2 -v28 --float_support=fpu32 -ml -mt -o2 -- |
| Perennial C90 | 9112 | 0 rpt_threshold=80 |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -mt -o0 -g -v28 --float_support=fpu32 -ml -mt -o1 -- |
| Perennial C90 | 9112 | 0 symdebug:dwarf_version=4 |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -g |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -ms |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -ms --abi=eabi |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mi |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -o3 |

| | | |
|---------------|-------|---|
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml --symdebug:none |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu32 -ml -mt -ooff |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -g |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o0 |
| | | -v28 -ml -mt -o1 --symdebug:dwarf_version=4 -- |
| Perennial C90 | 9112 | 0 abi=eabi |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o1 --symdebug:dwarf_version=4 |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o2 -mi |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o2 -ms |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o3 -mf -g |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o3 --rpt_threshold=80 |
| Perennial C90 | 9112 | 0 -v28 -ml -mt -o3 --rpt_threshold=80 --abi=eabi |
| Perennial C90 | 9112 | 0 -v28 -ml -o1 --symdebug:dwarf_version=4 |
| Perennial C90 | 9112 | 0 -v28 -ml -o2 -g |
| | | -v28 --float_support=fpu64 -ml -mt -o2 -- |
| Perennial C90 | 9112 | 0 rpt_threshold=80 --abi=eabi |
| | | |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu64 -ml -mt -o0 -g --abi=eabi |
| | | -v28 --float_support=fpu64 -ml -mt -o1 -- |
| Perennial C90 | 9112 | 0 symdebug:dwarf_version=4 --abi=eabi |
| | | |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -g --abi=eabi |
| | | |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -ms --abi=eabi |
| | | |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mi --abi=eabi |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu64 -ml -o3 --abi=eabi |
| | | -v28 --float_support=fpu64 -ml --symdebug:none -- |
| Perennial C90 | 9112 | 0 abi=eabi |
| | | |
| Perennial C90 | 9112 | 0 -v28 --float_support=fpu64 -ml -mt -ooff --abi=eabi |
| Perennial C99 | 25244 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -ms |
| Perennial C99 | 25244 | 0 -v28 -ml -g -o2 |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -g -o2 |
| | | -v28 --float_support=fpu32 -ml -mt -o2 -- |
| Perennial C99 | 25244 | 0 rpt_threshold=80 |
| | | -v28 --float_support=fpu32 -ml -mt -o0 -g -- |
| Perennial C99 | 25244 | 0 symdebug:dwarf_version=4 |
| Perennial C99 | 25244 | 0 -v28 --float_support=fpu32 -ml -mt -o1 |
| Perennial C99 | 25244 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -g |
| Perennial C99 | 25244 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mi |
| Perennial C99 | 25244 | 0 -v28 --float_support=fpu32 -ml -o3 |
| | | |
| Perennial C99 | 25244 | 0 -v28 --float_support=fpu32 -ml --symdebug:none |
| | | -v28 --float_support=fpu32 -ml -mt -ooff -- |
| Perennial C99 | 25244 | 0 symdebug:dwarf_version=4 |

| | | |
|-------------------------------------|-------|---|
| | | -v28 --float_support=fpu32 -ml -mt -ooff -- |
| Perennial C99 | 28465 | 0 symdebug:dwarf_version=4 --abi=eabi |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -g |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -o0 |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -o1 |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -o2 -mi --symdebug:dwarf_version=4 |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -o2 -ms |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -o3 -mf -g |
| Perennial C99 | 25244 | 0 -v28 -ml -mt -o3 --rpt_threshold=80 |
| Perennial C99 | 28465 | 0 -v28 -ml -mt -o3 --rpt_threshold=80 --abi=eabi |
| Perennial C99 | 25244 | 0 -v28 -ml -o1 |
| Perennial C99 | 28465 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -ms --abi=eabi |
| | | -v28 --float_support=fpu64 -ml -mt -o2 -- |
| Perennial C99 | 28465 | 0 rpt_threshold=80 --abi=eabi |
| | | -v28 --float_support=fpu64 -ml -mt -o0 -g -- |
| Perennial C99 | 28465 | 0 symdebug:dwarf_version=4 --abi=eabi |
| Perennial C99 | 28465 | 0 -v28 --float_support=fpu64 -ml -mt -o1 --abi=eabi |
| Perennial C99 | 28465 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -g --abi=eabi |
| Perennial C99 | 28465 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mi --abi=eabi |
| Perennial C99 | 28465 | 0 -v28 --float_support=fpu64 -ml -o3 --abi=eabi |
| | | -v28 --float_support=fpu64 -ml --symdebug:none -- |
| Perennial C99 | 28465 | 0 abi=eabi |
| | | -v28 --float_support=fpu64 -ml -mt -ooff -- |
| Perennial C99 | 28465 | 0 symdebug:dwarf_version=4 --abi=eabi |
| PHIL Regression Testing | 2923 | 0 |
| PHIL Regression Testing | 509 | 0 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt --float_support=fpu32 -o2 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o3 --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt --float_support=fpu32 -o2 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt --float_support=fpu32 -o2 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed - o3 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --abi=eabi -ml -mt --idiv_support=idiv0 -- float_support=fpu32 -o2 -mf1 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o1 |

| | | |
|----------------------------------|-------|---|
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -o2 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o4 --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o4 --symdebug:dwarf_version=4 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 -v28 -ml -mt |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o3 --rpt_threshold=20 |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 -v28 --float_support=fpu32 -ml -mt -o0 --symdebug:none |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 -v28 --float_support=fpu32 -ml -mt --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -o2 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -o2 -mf |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -mf1 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -mi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -ms |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -pm |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -pm --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o3 --fp_reassoc=off |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -o3 --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu32 -ml -mt -o4 --parallel=2 |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 -v28 -ml |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 -v28 -ml -mt -o0 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o1 -g |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o1 -g --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o2 -mf0 --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o2 -mf5 |

| | | |
|----------------------------------|-------|--|
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o2 -mi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o2 -ms -g |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o2 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o3 -mf -pm |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o3 -mf |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o3 -mf3 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt -o3 --rpt_threshold=20 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -o2 -mi --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -o2 -ms |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 -v28 -ml -o0 |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -o3 -g |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -o4 -mf -mt |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 -ml -mt --float_support=fpu64 -o2 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf3 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -mt -o1 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | -v28 --float_support=fpu64 -ml -mt -o3 -- |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 rpt_threshold=20 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 28869 | -v28 --float_support=fpu64 -ml -mt -o0 -- |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 symdebug:none --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 28869 | -v28 --float_support=fpu64 -ml -mt -- |
| Plum Hall ANSI/ISO C Conformance | 28869 | 0 symdebug:dwarf_version=4 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -o2 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -o2 -mf --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -mf1 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -mi --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -ms --abi=eabi |

| | | |
|----------------------------------|-------|---|
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -pm --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | -v28 --float_support=fpu64 -ml -mt -o3 -- |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 fp_reassoc=off --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | -v28 --float_support=fpu64 -ml -o3 -- |
| Plum Hall ANSI/ISO C Conformance | 29445 | 0 symdebug:dwarf_version=4 --abi=eabi |
| Plum Hall ANSI/ISO C Conformance | 29445 | -v28 --float_support=fpu64 -ml -mt -o4 --parallel=2 -- |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 abi=eabi |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3 |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 -v28 -ml -mt -o3 -mf3 --symdebug:dwarf_version=4 |
| Plum Hall ANSI/ISO C Stress Test | 29230 | -v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 o2 |
| Plum Hall ANSI/ISO C Stress Test | 29230 | -v28 -ml -mt --tmu_support=tmu1 --fp_mode=relaxed - |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 o2 --abi=eabi |
| Plum Hall ANSI/ISO C Stress Test | 29230 | -v28 -ml -mt --idiv_support=idiv0 -- |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 float_support=fpu64 -o3 --abi=eabi -mf4 |
| Plum Hall ANSI/ISO C Stress Test | 29230 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf3 --abi=eabi |
| Plum Hall C++03 | 2790 | 0 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti -g |
| Plum Hall C++03 | 2790 | 0 -v28 --float_support=fpu32 -ml --exceptions --rtti -o0 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o1 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o2 --symdebug:dwarf_version=4 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o2 -mf0 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o2 -mf5 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o2 -ms |
| Plum Hall C++03 | 2790 | 0 -v28 --float_support=fpu32 -ml --exceptions --rtti -o2 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o3 -mf3 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o3 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2890 | 0 o4 |
| Plum Hall C++03 | 2790 | -v28 --float_support=fpu32 -ml -mt --exceptions --rtti - |
| Plum Hall C++03 | 2790 | 0 o3 --rpt_threshold=40 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -g |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o0 -g |

| | | |
|-----------------|------|---|
| | | -v28 -ml --exceptions --rtti -o1 -- |
| Plum Hall C++03 | 2790 | 0 symdebug:dwarf_version=4 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o2 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o2 -mi |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o2 -ms |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o3 -g |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o3 -mf |
| Plum Hall C++03 | 2790 | 0 -v28 -ml --exceptions --rtti -o3 -mf3 |
| Plum Hall C++03 | 2890 | 0 -v28 -ml --exceptions --rtti -o4 -mf --parallel=2 |
| Plum Hall C++03 | 2890 | 0 -v28 -ml --exceptions --rtti -o4 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -g |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o0 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o1 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o2 -g |
| | | -v28 -ml -mt --exceptions --rtti -o2 -g -- |
| Plum Hall C++03 | 2790 | 0 rpt_threshold=80 |
| | | -v28 -ml -mt --exceptions --rtti -o2 -ms -- |
| Plum Hall C++03 | 2790 | 0 symdebug:dwarf_version=4 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o3 -mf |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o3 -mf2 |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o3 -mi -mo |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o3 -ms |
| Plum Hall C++03 | 2790 | 0 -v28 -ml -mt --exceptions --rtti -o3 |
| Plum Hall C++03 | 2890 | 0 -v28 -ml -mt --exceptions --rtti -o4 -mf --parallel=2 |
| | | -v28 -ml -mt --exceptions --rtti -o4 -ms -- |
| Plum Hall C++03 | 2890 | 0 symdebug:dwarf_version=4 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2790 | 0 exceptions --rtti |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o1 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o2 --symdebug:dwarf_version=4 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o2 -mf0 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o2 -mf5 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o3 -mf3 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o3 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2837 | 0 exceptions --rtti -o4 |
| | | -v28 --abi=eabi --float_support=fpu32 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o3 --rpt_threshold=40 |
| Plum Hall C++03 | 2790 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -g |

| | | |
|-----------------|------|---|
| Plum Hall C++03 | 2790 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o0 |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o1 |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -g -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -ms -- |
| Plum Hall C++03 | 2842 | 0 symdebug:dwarf_version=4 |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf2 |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mi -mo |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -ms |
| Plum Hall C++03 | 2842 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 |
| Plum Hall C++03 | 2837 | 0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o4 -mf -v28 --abi=eabi -ml -mt --exceptions --rtti -o4 -ms -- |
| Plum Hall C++03 | 2837 | 0 symdebug:dwarf_version=4 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2790 | 0 exceptions --rtti -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o1 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o2 --symdebug:dwarf_version=4 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o2 -mf0 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o2 -mf5 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o3 -mf3 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o3 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2837 | 0 exceptions --rtti -o4 -v28 --abi=eabi --float_support=fpu64 -ml -mt -- |
| Plum Hall C++03 | 2842 | 0 exceptions --rtti -o3 --rpt_threshold=40 |
| STL Port | 217 | 0 -v28 -ml -mt -o2 --symdebug:dwarf_version=4 -v28 -ml -mt -o2 --symdebug:dwarf_version=4 -- |
| STL Port | 217 | 0 abi=eabi |
| STL Port | 217 | 0 -v28 -ml -o2 |
| STL Port | 217 | 0 -v28 -ml -o3 -mf3 |
| STL Port | 217 | 0 -v28 -ml -o3 -mf3 --abi=eabi |
| STL Port | 217 | 0 -v28 -ml -mt -o2 --rpt_threshold=80 |
| STL Port | 217 | 0 -v28 --float_support=fpu32 -ml -mt -o0 |
| STL Port | 216 | 0 -v28 --float_support=fpu32 -ml -mt -ooff |
| STL Port | 217 | 0 -v28 --float_support=fpu32 -ml -o2 |

| | | |
|----------|-----|---|
| STL Port | 216 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -mf -v28 --float_support=fpu32 -ml -mt -o3 -mi -- |
| STL Port | 217 | 0 symdebug:dwarf_version=4 |
| STL Port | 216 | 0 -v28 --float_support=fpu32 -ml -mt -o2 -ms |
| STL Port | 217 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -mf |
| STL Port | 217 | 0 -v28 --float_support=fpu32 -ml -mt -o3 -ms |
| STL Port | 217 | 0 -v28 --float_support=fpu32 -ml -mt -o4 -v28 --float_support=fpu32 -ml -mt -o4 --abi=eabi -- |
| STL Port | 217 | 0 parallel=2 |
| STL Port | 217 | 0 -v28 -ml -mt -o1 |
| STL Port | 217 | 0 -v28 -ml -mt -o2 -mi |
| STL Port | 217 | 0 -v28 -ml -mt -o2 -ms |
| STL Port | 217 | 0 -v28 -ml -mt -o3 -mf |
| STL Port | 217 | 0 -v28 -ml -mt -o3 -mf3 --symdebug:dwarf_version=4 |
| STL Port | 217 | 0 -v28 -ml -mt -o3 --symdebug:none |
| STL Port | 217 | 0 -v28 -ml -mt -o4 -ms |
| STL Port | 217 | 0 -v28 -ml -mt -o4 |
| STL Port | 217 | 0 -v28 -ml -o1 --symdebug:dwarf_version=4 |
| STL Port | 217 | 0 -v28 -ml -o3 |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -o0 --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -ooff --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -o2 --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -mf --abi=eabi -v28 --float_support=fpu64 -ml -mt -o3 -mi -- |
| STL Port | 217 | 0 symdebug:dwarf_version=4 --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -o2 -ms --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -mf --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -o3 -ms --abi=eabi |
| STL Port | 217 | 0 -v28 --float_support=fpu64 -ml -mt -o4 --abi=eabi -v28 --float_support=fpu64 -ml -mt -o4 --abi=eabi -- |
| STL Port | 217 | 0 parallel=2 |