

NOTE: for future patch releases (eg: C2000 15.12.3.LTS), download the file, validation_results.C2000.15.12.3.LTS.pdf , from mysecuresoftware tool folder where QKIT installer was obtained.

Compiler version 16.9.6.LTS
 Compiler target C2000 CLA
 Date executed October 25 2017
 Execution machines Linux, Windows, and MacOSX
 Tester Anna Youssefi

Test	Passed	Failed	Compiler options (use cases)
ACE C89 SuperTest 2012	2561	0	-v28 --float_support=fpu32 -ml -mt -o0
ACE C89 SuperTest 2012	2557	0	-v28 --float_support=fpu32 -ml -mt -o0 --abi=eabi
ACE C89 SuperTest 2012	2561	0	-v28 --float_support=fpu32 -ml -mt -o2 -mi
ACE C89 SuperTest 2012	2561	0	-v28 --float_support=fpu32 -ml -mt -o2 -ms
ACE C89 SuperTest 2012	2560	0	-v28 --float_support=fpu32 -ml -mt -o3 -mf3
ACE C89 SuperTest 2012	2560	0	-v28 --float_support=fpu32 -ml -mt -o3 -mf5
ACE C89 SuperTest 2012	2560	0	-v28 --float_support=fpu32 -ml -mt -o3 -pdse 118
ACE C89 SuperTest 2012	2561	0	-v28 --float_support=fpu32 -ml -mt -o4 -v28 --float_support=fpu32 -ml -o1 --
ACE C89 SuperTest 2012	2561	0	symdebug:dwarf_version=4
ACE C89 SuperTest 2012	2560	0	-v28 --float_support=fpu32 -ml -o3 -mo
ACE C89 SuperTest 2012	2560	0	-v28 --float_support=fpu32 -ml -o3 -ms -v28 -ml --float_support=fpu32 -o2 -pdse 118 --
ACE C89 SuperTest 2012	2561	0	symdebug:dwarf_version=4
ACE C89 SuperTest 2012	2561	0	-v28 -ml -mt -o1
ACE C89 SuperTest 2012	2561	0	-v28 -ml -mt -o2
ACE C89 SuperTest 2012	2561	0	-v28 -ml -mt -o2 -mi
ACE C89 SuperTest 2012	2561	0	-v28 -ml -mt -o2 -ms
ACE C89 SuperTest 2012	2561	0	-v28 -ml -mt -o2 --rpt_threshold=80
ACE C89 SuperTest 2012	2560	0	-v28 -ml -mt -o3 -mf1
ACE C89 SuperTest 2012	2560	0	-v28 -ml -mt -o3 -mf3
ACE C89 SuperTest 2012	2560	0	-v28 -ml -mt -o3 -mf5
ACE C89 SuperTest 2012	2556	0	-v28 -ml -mt -o3 -mf5 --abi=eabi
ACE C89 SuperTest 2012	2560	0	-v28 -ml -mt -o3 -pdse 118
ACE C89 SuperTest 2012	2560	0	-v28 -ml -mt -o3 --symdebug:none
ACE C89 SuperTest 2012	2561	0	-v28 -ml -mt -o4 -ms
ACE C89 SuperTest 2012	2557	0	-v28 -ml -mt -o4 -ms --abi=eabi
ACE C89 SuperTest 2012	2561	0	-v28 -ml -o1
ACE C89 SuperTest 2012	2561	0	-v28 -ml -o2 -g --symdebug:dwarf_version=4
ACE C89 SuperTest 2012	2561	0	-v28 -ml -o2 -pdse 118 --symdebug:dwarf_version=4
ACE C89 SuperTest 2012	2560	0	-v28 -ml -o3 -mf
ACE C89 SuperTest 2012	2560	0	-v28 -ml -o3 -mf3
ACE C99 SuperTest 2012	750	0	-v28 -ml -o2

ACE C99 SuperTest 2012	752	0 -v28 -ml -o2 --abi=eabi
Applications	10	0 -v28 --float_support=fpu32 -ml -g -DRESTRICT=
Applications	10	0 -v28 --float_support=fpu32 -ml -mt -o1 -DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o1 -DRESTRICT= --
Applications	10	0 abi=eabi
Applications	10	0 -v28 --float_support=fpu32 -ml -mt -o2 -DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o2 -ms -
Applications	10	0 DRESTRICT= -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
Applications	16	0 mf=0 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
Applications	16	0 mf=1 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
Applications	16	0 mf=2 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
Applications	16	0 mf=3 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
Applications	16	0 mf=4 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
Applications	16	0 mf=5 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --
Applications	14	0 abi=eabi -mf=0 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --
Applications	14	0 abi=eabi -mf=1 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --
Applications	14	0 abi=eabi -mf=2 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --
Applications	14	0 abi=eabi -mf=3 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --
Applications	14	0 abi=eabi -mf=4 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= --
Applications	14	0 abi=eabi -mf=5 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -
Applications	14	0 mf=0 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -
Applications	14	0 mf=1 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -
Applications	14	0 mf=2 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -
Applications	14	0 mf=3 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -
Applications	14	0 mf=4 -v28 --float_support=fpu32 -ml -mt -o3 -DRESTRICT= -
Applications	14	0 mf=5
Applications	16	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=0

Applications	16	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=1
Applications	16	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=2
Applications	16	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=3
Applications	16	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=4
Applications	16	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=5
Applications	10	0 -v28 --float_support=fpu32 -ml -mt -o3 -mi - DRESTRICT=
Applications	10	0 -v28 --float_support=fpu32 -ml -mt -o3 -- rpt_threshold=20 -DRESTRICT=
Applications	10	0 -v28 --float_support=fpu32 -ml -mt -o4 -ms - DRESTRICT=
Applications	10	0 -v28 --float_support=fpu32 -ml -mt -o4 -ms - DRESTRICT= --abi=eabi
Applications	10	0 -v28 --float_support=fpu32 -ml -o3 -mf -DRESTRICT=
Applications	13	0 -v28 --float_support=fpu32 -ml -o3 -pm
Applications	13	0 -v28 --float_support=fpu32 -ml -o3 -pm -mf
Applications	13	0 -v28 --float_support=fpu32 -ml -o3 -pm -mf3 -v28 --float_support=fpu32 -ml -o3 -pm -ms --
Applications	13	0 symdebug:dwarf_version=4
Applications	3	0 -v28 -ml -DRESTRICT=
Applications	10	0 -v28 -ml -DRESTRICT= --symdebug:dwarf_version=4
Applications	1	0 -v28 -ml -DRESTRICT= --symdebug:dwarf_version=4
Applications	18	0 -v28 -ml -ms -o3 -k -DRESTRICT=
Applications	10	0 -v28 -ml -mt -DRESTRICT=
Applications	3	0 -v28 -ml -mt -DRESTRICT= -v28 -ml -mt --float_support=fpu32 -ms -o3 -k -
Applications	18	0 -v28 -ml -mt --float_support=fpu32 -ms -o3 -k - DRESTRICT=
Applications	18	0 -v28 -ml -mt -ms -o3 -k -DRESTRICT= -- DRESTRICT= --abi=eabi
Applications	18	0 -v28 -ml -mt -ms -o3 -k -DRESTRICT= -- symdebug:dwarf_version=4
Applications	18	0 -v28 -ml -mt -ms -o3 -k -DRESTRICT= -- symdebug:dwarf_version=4 --abi=eabi
Applications	10	0 -v28 -ml -mt -o0 -DRESTRICT=
Applications	2	0 -v28 -ml -mt -o1
Applications	10	0 -v28 -ml -mt -o1 -DRESTRICT=
Applications	2	0 -v28 -ml -mt -o2
Applications	2	0 -v28 -ml -mt -o2 --abi=eabi
Applications	10	0 -v28 -ml -mt -o2 -DRESTRICT=
Applications	2	0 -v28 -ml -mt -o2 -mi -v28 -ml -mt -o2 -mi -DRESTRICT= --
Applications	10	0 -v28 -ml -mt -o2 -ms symdebug:dwarf_version=4
Applications	2	0 -v28 -ml -mt -o2 -ms
Applications	10	0 -v28 -ml -mt -o2 -ms -DRESTRICT=

Applications	2	0 -v28 -ml -mt -o3
Applications	16	0 -v28 -ml -mt -o3 --abi=eabi -mf=0
Applications	16	0 -v28 -ml -mt -o3 --abi=eabi -mf=1
Applications	16	0 -v28 -ml -mt -o3 --abi=eabi -mf=2
Applications	16	0 -v28 -ml -mt -o3 --abi=eabi -mf=3
Applications	16	0 -v28 -ml -mt -o3 --abi=eabi -mf=4
Applications	16	0 -v28 -ml -mt -o3 --abi=eabi -mf=5
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= --abi=eabi -mf=0
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= --abi=eabi -mf=1
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= --abi=eabi -mf=2
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= --abi=eabi -mf=3
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= --abi=eabi -mf=4
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= --abi=eabi -mf=5
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= -mf=0
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= -mf=1
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= -mf=2
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= -mf=3
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= -mf=4
Applications	14	0 -v28 -ml -mt -o3 -DRESTRIC= -mf=5
Applications	2	0 -v28 -ml -mt -o3 -mf
Applications	16	0 -v28 -ml -mt -o3 -mf=0
Applications	16	0 -v28 -ml -mt -o3 -mf=1
Applications	16	0 -v28 -ml -mt -o3 -mf=2
Applications	16	0 -v28 -ml -mt -o3 -mf=3
Applications	16	0 -v28 -ml -mt -o3 -mf=4
Applications	16	0 -v28 -ml -mt -o3 -mf=5
Applications	2	0 -v28 -ml -mt -o3 -mf3 -pm
Applications	13	0 -v28 -ml -mt -o3 -pm
Applications	13	0 -v28 -ml -mt -o3 -pm -mf
Applications	13	0 -v28 -ml -mt -o3 -pm --rpt_threshold=80
Applications	10	0 -v28 -ml -mt -o3 --rpt_threshold=80 -DRESTRIC= -v28 -ml -mt -o3 --rpt_threshold=80 -DRESTRIC= --
Applications	10	0 abi=eabi
Applications	10	0 -v28 -ml -mt -o4 -mf2 -DRESTRIC=
Applications	2	0 -v28 -ml -mt -o4 -ms
Applications	3	0 -v28 -ml -mt -pm -o3 -v28 -DRESTRIC=
Applications	2	0 -v28 -ml -mt --symdebug:none
Applications	14	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - 0 pm -o3 -DRESTRIC= --abi=eabi -mf=0
Applications	14	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - 0 pm -o3 -DRESTRIC= --abi=eabi -mf=1
Applications	14	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - 0 pm -o3 -DRESTRIC= --abi=eabi -mf=2

Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= --abi=eabi -mf=3
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= --abi=eabi -mf=4
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= --abi=eabi -mf=5
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=0
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=1
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=2
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=3
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=4
Applications	14	0	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed - pm -o3 -DRESTRICT= -mf=5
Applications	2	0	-v28 -ml -o1
Applications	10	0	-v28 -ml -o1 -DRESTRICT=
Applications	2	0	-v28 -ml -o2
Applications	10	0	-v28 -ml -o2 -DRESTRICT=
Applications	10	0	-v28 -ml -o2 -ms -DRESTRICT=
Applications	2	0	-v28 -ml -o3
Applications	10	0	-v28 -ml -o3 -DRESTRICT=
Applications	2	0	-v28 -ml -o3 -mf
Applications	10	0	-v28 -ml -o3 -mf -DRESTRICT= -- symdebug:dwarf_version=4
Applications	10	0	-v28 -ml -o3 -mi -DRESTRICT=
Applications	10	0	-v28 -ml -o3 -ms -DRESTRICT=
Applications	2	0	-v28 -ml -o4
Applications	10	0	-v28 -ml -o4 -mf -DRESTRICT=
Applications	10	0	-v28 -ml -o4 -ms -DRESTRICT=
Applications	1	0	-v28 -ml -pm -o3 -DRESTRICT=
Applications	10	0	-v28 -ml -pm -o3 -DRESTRICT=
Applications	3	0	-v28 -ml -pm -o3 -DRESTRICT=
Bugslayer Regression Testing	1304	0	
Bugslayer Regression Testing	972	0	--abi=eabi
Bugslayer Regression Testing	972	0	--abi=eabi --float_support=fpu32
Bugslayer Regression Testing	972	0	--abi=eabi --float_support=fpu32 -o0

Bugslayer Regression Testing	972	0 --abi=eabi --float_support=fpu32 -o2
Bugslayer Regression Testing	972	0 -v28 --float_support=fpu32 -ml -mt -mf3 -o2
Bugslayer Regression Testing	972	0 -v28 --float_support=fpu32 -ml -mt -o1
Bugslayer Regression Testing	972	0 -v28 --float_support=fpu32 -ml -mt -o3
Bugslayer Regression Testing	972	0 -v28 --float_support=fpu32 -ml -mt -o4
Bugslayer Regression Testing	972	0 symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -mt --
Bugslayer Regression Testing	972	0 symdebug:dwarf_version=4
Bugslayer Regression Testing	972	0 -v28 --float_support=fpu32 -o2 -mt -mf5
Bugslayer Regression Testing	972	0 -v28 --float_support=fpu32 -o3 -mt -mf -mi -v28 --float_support=fpu32 -o3 -mt --
Bugslayer Regression Testing	972	0 rpt_threshold=20
Bugslayer Regression Testing	972	0 -v28 -ml
Bugslayer Regression Testing	972	0 -v28 -ml -mt -o0
Bugslayer Regression Testing	972	0 -v28 -ml -mt -o1
Bugslayer Regression Testing	972	0 -v28 -ml -mt -o2 -mf3 --symdebug:dwarf_version=4
Bugslayer Regression Testing	972	0 -v28 -ml -mt -o3 --symdebug:dwarf_version=4
Bugslayer Regression Testing	972	0 -v28 -ml -o2
Bugslayer Regression Testing	972	0 -v28 -ml -o3 -v28 -o2 -ml -mt --float_support=fpu32 --
Bugslayer Regression Testing	121	0 cla_support=cla0 -v28 -o2 -ml -mt --float_support=fpu32 --
Bugslayer Regression Testing	560	0 cla_support=cla0 -v28 -o2 -ml -mt --float_support=fpu32 --
Bugslayer Regression Testing	47	0 cla_support=cla0 -v28 -o2 -ml -mt --float_support=fpu32 --
Bugslayer Regression Testing	560	0 cla_support=cla0 --abi=eabi -v28 -o2 -ml -mt --float_support=fpu32 --
Bugslayer Regression Testing	47	0 cla_support=cla0 --abi=eabi -v28 -o2 -ml -mt --float_support=fpu32 --
Bugslayer Regression Testing	121	0 cla_support=cla0 --abi=eabi

Bugslayer Regression Testing	560	0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1
Bugslayer Regression Testing	47	0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1
Bugslayer Regression Testing	121	0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1
Bugslayer Regression Testing	121	0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi
Bugslayer Regression Testing	47	0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi
Bugslayer Regression Testing	560	0 -v28 -o2 -ml -mt --float_support=fpu32 -- cla_support=cla1 --abi=eabi
Bugslayer Regression Testing	560	0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2
Bugslayer Regression Testing	47	0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2
Bugslayer Regression Testing	560	0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --abi=eabi
Bugslayer Regression Testing	47	0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --abi=eabi
Bugslayer Regression Testing	121	0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --symdebug:dwarf_version=4
Bugslayer Regression Testing	121	0 -v28 -o3 -ml -mt --float_support=fpu32 -- cla_support=cla2 --symdebug:dwarf_version=4 -- abi=eabi
Bugslayer Regression Testing	972	0 -v28 --tmu_support=tmu0 -mt -o3 --fp_mode=relaxed -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=0 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=0 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=1 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=1 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=2 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=2 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=3 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=3 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=4 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -
C28x Benchmarks	9	0 mf=4 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -

C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=5
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 --abi=eabi -mf=5
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=0
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=0
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=1
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=1
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=2
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=2
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=3
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=3
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=4
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=4
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=5
C28x Benchmarks	9	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf=5
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 --abi=eabi -mf=0
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 --abi=eabi -mf=1
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 --abi=eabi -mf=2
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 --abi=eabi -mf=3
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 --abi=eabi -mf=4
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 --abi=eabi -mf=5
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=0
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=1
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=2
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=3
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=4
C28x Benchmarks	9	0 -v28 --tmu_support=tmu0 --fp_mode=relaxed -ml -mt -o3 -mf=5
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o0
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o2 -g
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o2 -mf --symdebug:dwarf_version=4
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o2 -mi
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o3 -g -mo=off

		-v28 --float_support=fpu32 -ml -mt -o3 -g -mo=off --
Dinkumware	840	0 abi=eabi
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o3 -ms
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -mt -o4 -mf2
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -o2 -ms
Dinkumware	839	0 -v28 --float_support=fpu32 -ml -o3 -mf
		-v28 -ml -mt --float_support=fpu32 -o2 --
Dinkumware	839	0 symdebug:dwarf_version=4
Dinkumware	839	0 -v28 -ml -mt -o1
Dinkumware	839	0 -v28 -ml -mt -o2
Dinkumware	839	0 -v28 -ml -mt -o2 -mi --symdebug:dwarf_version=4
Dinkumware	839	0 -v28 -ml -mt -o2 -ms
Dinkumware	839	0 -v28 -ml -mt -o2 --rpt_threshold=80
Dinkumware	840	0 -v28 -ml -mt -o2 --rpt_threshold=80 --abi=eabi
Dinkumware	839	0 -v28 -ml -mt -o3 -mf
Dinkumware	839	0 -v28 -ml -mt -o3 -mf1
Dinkumware	839	0 -v28 -ml -mt -o3 -mf3
Dinkumware	839	0 -v28 -ml -mt -o3 --symdebug:none
Dinkumware	839	0 -v28 -ml -mt -o4 -mf2
Dinkumware	839	0 -v28 -ml -mt -o4 -ms
Dinkumware	840	0 -v28 -ml -mt -o4 -ms --abi=eabi
Dinkumware	839	0 -v28 -ml -o1
Dinkumware	839	0 -v28 -ml -o2
Dinkumware	839	0 -v28 -ml -o3 -mf --symdebug:dwarf_version=4
Dinkumware	839	0 -v28 -ml -o3 --symdebug:none
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=0
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=1
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=2
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=3
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=4
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH --abi=eabi -mf=5
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH -mf=0
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH -mf=1
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH -mf=2
		-v28 -ml -mt --float_support=fpu32 -o3 -
FP Kernels	26	0 DMATH_TYPE=FLOAT_MATH -mf=3

FP Kernels	26	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=FLOAT_MATH -mf=4
FP Kernels	26	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=FLOAT_MATH -mf=5
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=0
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=1
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=2
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=3
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=4
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH --abi=eabi -mf=5
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH -mf=0
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH -mf=1
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH -mf=2
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH -mf=3
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH -mf=4
FP Kernels	18	0	-v28 -ml -mt --float_support=fpu32 -o3 - DMATH_TYPE=IQ_MATH -mf=5
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - mf=0
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - mf=1
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - mf=2
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - mf=3
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - mf=4
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH --abi=eabi - mf=5
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=0
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=1
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=2
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=3
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=4
FP Kernels	18	0	-v28 -ml -mt -o3 -DMATH_TYPE=IQ_MATH -mf=5
GCC Extensions	33	0	-v28 --float_support=fpu32 -ml -mt -o2 -ms

		-v28 --float_support=fpu32 -ml -mt -o2 --
GCC Extensions	33	0 symdebug:dwarf_version=4
GCC Extensions	33	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3
GCC Extensions	33	0 -v28 --float_support=fpu32 -ml -mt -o4 -ms -v28 --float_support=fpu32 -ml -o2 -mf0 --
GCC Extensions	33	0 symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -o2 -mf0 --
GCC Extensions	33	0 symdebug:dwarf_version=4 --abi=eabi
GCC Extensions	33	0 -v28 --float_support=fpu32 -ml -o3 -mf
GCC Extensions	33	0 -v28 -ml
GCC Extensions	33	0 -v28 -ml -mt -o2
GCC Extensions	33	0 -v28 -ml -mt -o2 -ms --symdebug:dwarf_version=4
GCC Extensions	33	0 -v28 -ml -mt -o3
GCC Extensions	33	0 -v28 -ml -mt -o3 --abi=eabi
GCC Extensions	33	0 -v28 -ml -mt -o3 -mf3
GCC Extensions	33	0 -v28 -ml -mt -o4
GCC Extensions	33	0 -v28 -ml -o1 --symdebug:dwarf_version=4
GCC Extensions	33	0 -v28 -ml -o2
GCC Extensions	33	0 -v28 -ml -o2 --symdebug:dwarf_version=4
GCC Extensions	33	0 -v28 -ml -o3
GCC Torture Test	947	0 -v28 -ml -mt -o2
GCC Torture Test	945	0 -v28 -ml -mt -o2 --abi=eabi
GCC Torture Test	947	0 -v28 -ml -o2 --symdebug:dwarf_version=4
Perennial C (C90)	9158	0 -ml -mt --float_support=fpu32 -o2 -ml -mt --float_support=fpu32 -o2 --
Perennial C (C90)	9158	0 symdebug:dwarf_version=4
Perennial C (C90)	9158	0 -ml -mt -o2
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -mt -o0 -g -v28 --float_support=fpu32 -ml -mt -o1 --
Perennial C (C90)	9158	0 symdebug:dwarf_version=4
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -mt -o2 -g
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -mt -o2 -ms -v28 --float_support=fpu32 -ml -mt -o2 -ms --abi=eabi -
Perennial C (C90)	9158	0 -disable_dp_load_opt -v28 --float_support=fpu32 -ml -mt -o2 --
Perennial C (C90)	9158	0 rpt_threshold=80
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -mt -o3 -mi
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -mt -ooff
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -o3
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml -o3 -mf
Perennial C (C90)	9158	0 -v28 --float_support=fpu32 -ml --symdebug:none
Perennial C (C90)	9158	0 -v28 -ml -g -o2 --symdebug:dwarf_version=4
Perennial C (C90)	9158	0 -v28 -ml -mt -g
Perennial C (C90)	9158	0 -v28 -ml -mt -g -o2
Perennial C (C90)	9158	0 -v28 -ml -mt -o0

Perennial C (C90)	9158	0 -v28 -ml -mt -o1 --symdebug:dwarf_version=4 -v28 -ml -mt -o1 --symdebug:dwarf_version=4 --
Perennial C (C90)	9158	0 abi=eabi --disable_dp_load_opt
Perennial C (C90)	9158	0 -v28 -ml -mt -o2 -mi
Perennial C (C90)	9158	0 -v28 -ml -mt -o2 -ms
Perennial C (C90)	9158	0 -v28 -ml -mt -o3 -mf -g
Perennial C (C90)	9158	0 -v28 -ml -mt -o3 --rpt_threshold=80 -v28 -ml -mt -o3 --rpt_threshold=80 --abi=eabi --
Perennial C (C90)	9158	0 disable_dp_load_opt
Perennial C (C90)	9158	0 -v28 -ml -o1 --symdebug:dwarf_version=4
Perennial C (C90)	9158	0 -v28 -ml -o2 -g
Perennial C++03	59944	0 -ml -mt -o2 -v28 --abi=eabi --float_support=fpu32 -ml -mt --
Perennial C++03	66204	0 exceptions --rtti -o0 -v28 --abi=eabi --float_support=fpu32 -ml -mt --
Perennial C++03	66202	0 exceptions --rtti -o2 -ms -v28 --abi=eabi --float_support=fpu32 -ml -mt --
Perennial C++03	66202	0 exceptions --rtti -o2 --symdebug:dwarf_version=4 -v28 --abi=eabi --float_support=fpu32 -ml -mt --
Perennial C++03	66204	0 exceptions --rtti -o3 -v28 --abi=eabi --float_support=fpu32 -ml -mt --
Perennial C++03	66204	0 exceptions --rtti -o3 -mf3 -v28 --abi=eabi --float_support=fpu32 -ml -mt --
Perennial C++03	66204	0 exceptions --rtti -ooff
Perennial C++03	66204	0 -v28 --abi=eabi -ml -mt --exceptions --rtti
Perennial C++03	66202	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -g -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 --
Perennial C++03	66202	0 symdebug:dwarf_version=4
Perennial C++03	66204	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3
Perennial C++03	66204	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf
Perennial C++03	66204	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf3
Perennial C++03	59944	0 -v28 --abi=eabi -ml -mt -o2 -v28 --float_support=fpu32 -ml --exceptions --rtti -o2 --
Perennial C++03	66204	0 symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti -
Perennial C++03	66204	0 o0 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti -
Perennial C++03	66202	0 o2 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti -
Perennial C++03	66202	0 o2 -ms -v28 --float_support=fpu32 -ml -mt --exceptions --rtti -
Perennial C++03	66204	0 o3 -v28 --float_support=fpu32 -ml -mt --exceptions --rtti -
Perennial C++03	66204	0 o3 -mf3

		-v28 --float_support=fpu32 -ml -mt --exceptions --rtti -
Perennial C++03	66204	0 ooff
Perennial C++03	66204	0 -v28 -ml --exceptions --rtti -o2
Perennial C++03	66204	0 -v28 -ml --exceptions --rtti -o2 -mf
Perennial C++03	66204	0 -v28 -ml --exceptions --rtti -o2 -ms
Perennial C++03	66204	0 -v28 -ml --exceptions --rtti -o3 -mf
Perennial C++03	66204	0 -v28 -ml -mt --exceptions --rtti
Perennial C++03	66204	0 -v28 -ml -mt --exceptions --rtti -o0 --symdebug:none
Perennial C++03	66202	0 -v28 -ml -mt --exceptions --rtti -o2 -g -v28 -ml -mt --exceptions --rtti -o2 -ms --
Perennial C++03	66202	0 symdebug:dwarf_version=4 -v28 -ml -mt --exceptions --rtti -o2 --
Perennial C++03	66202	0 symdebug:dwarf_version=4
Perennial C++03	66204	0 -v28 -ml -mt --exceptions --rtti -o3
Perennial C++03	66204	0 -v28 -ml -mt --exceptions --rtti -o3 -mf
Perennial C++03	66204	0 -v28 -ml -mt --exceptions --rtti -o3 -mf3
Perennial C99	15726	0 -ml -mt --float_support=fpu32 -o2 -v28 --float_support=fpu32 -ml -mt -o0 -g --
Perennial C99	15726	0 symdebug:dwarf_version=4
Perennial C99	15726	0 -v28 --float_support=fpu32 -ml -mt -o1
Perennial C99	15726	0 -v28 --float_support=fpu32 -ml -mt -o2 -g
Perennial C99	15726	0 -v28 --float_support=fpu32 -ml -mt -o2 -ms -v28 --float_support=fpu32 -ml -mt -o2 --
Perennial C99	15726	0 rpt_threshold=80
Perennial C99	15726	0 -v28 --float_support=fpu32 -ml -mt -o3 -mi -v28 --float_support=fpu32 -ml -mt -ooff --
Perennial C99	15726	0 symdebug:dwarf_version=4 -v28 --float_support=fpu32 -ml -mt -ooff --
Perennial C99	15690	0 symdebug:dwarf_version=4 --abi=eabi
Perennial C99	15726	0 -v28 --float_support=fpu32 -ml -o3
Perennial C99	15726	0 -v28 --float_support=fpu32 -ml --symdebug:none
Perennial C99	15726	0 -v28 -ml -g -o2
Perennial C99	15726	0 -v28 -ml -mt -g
Perennial C99	15726	0 -v28 -ml -mt -g -o2
Perennial C99	15726	0 -v28 -ml -mt -o0
Perennial C99	15726	0 -v28 -ml -mt -o1
Perennial C99	15726	0 -v28 -ml -mt -o2 -mi --symdebug:dwarf_version=4
Perennial C99	15726	0 -v28 -ml -mt -o2 -ms
Perennial C99	15726	0 -v28 -ml -mt -o3 -mf -g
Perennial C99	15726	0 -v28 -ml -mt -o3 --rpt_threshold=80
Perennial C99	15690	0 -v28 -ml -mt -o3 --rpt_threshold=80 --abi=eabi
Perennial C99	15726	0 -v28 -ml -o1
Plum Hall ANSI/ISO C Conformance	29438	-v28 --float_support=fpu32 -ml -mt -o0 -- 0 symdebug:none

Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o1
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o2 -mf1
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o2 -mi
Plum Hall ANSI/ISO C Conformance	29438	-v28 --float_support=fpu32 -ml -mt -o3 --
Plum Hall ANSI/ISO C Conformance	29438	0 fp_reassoc=off
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o3 -ms
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o3 -pm
Plum Hall ANSI/ISO C Conformance	29437	0 -v28 --float_support=fpu32 -ml -mt -o3 -pm --abi=eabi
Plum Hall ANSI/ISO C Conformance	29438	-v28 --float_support=fpu32 -ml -mt -o3 --
Plum Hall ANSI/ISO C Conformance	29438	0 rpt_threshold=20
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -mt -o4
Plum Hall ANSI/ISO C Conformance	29438	-v28 --float_support=fpu32 -ml -mt --
Plum Hall ANSI/ISO C Conformance	29438	0 symdebug:dwarf_version=4
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -o2
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 --float_support=fpu32 -ml -o2 -mf
Plum Hall ANSI/ISO C Conformance	29438	-v28 --float_support=fpu32 -ml -o3 --
Plum Hall ANSI/ISO C Conformance	29438	0 symdebug:dwarf_version=4
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt --float_support=fpu32 -o2
Plum Hall ANSI/ISO C Conformance	29437	0 -v28 -ml -mt --float_support=fpu32 -o2 --abi=eabi
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o0
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o1 -g
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o1 -g --abi=eabi
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o2
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o2 -mf0 --symdebug:dwarf_version=4

Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o2 -mf5
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o2 -mi
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o2 -ms -g
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o3 -mf
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o3 -mf -pm
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o3 -mf3
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o3 --rpt_threshold=20
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o3 --symdebug:dwarf_version=4
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -mt -o4 --symdebug:dwarf_version=4
Plum Hall ANSI/ISO C Conformance	29438	-v28 -ml -mt -o4 --symdebug:dwarf_version=4 --
Plum Hall ANSI/ISO C Conformance	29438	0 abi=eabi
Plum Hall ANSI/ISO C Conformance	29438	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed -
Plum Hall ANSI/ISO C Conformance	29438	0 o3
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -o0
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -o2
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -o2 -mi --symdebug:dwarf_version=4
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -o2 -ms
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -o3 -g
Plum Hall ANSI/ISO C Conformance	29438	0 -v28 -ml -o4 -mf -mt
Plum Hall ANSI/ISO C Stress Test	29230	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf3
Plum Hall ANSI/ISO C Stress Test	29230	0 -v28 -ml -mt -o3 -mf3 --symdebug:dwarf_version=4
Plum Hall ANSI/ISO C Stress Test	29230	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed -
Plum Hall ANSI/ISO C Stress Test	29230	0 o2
Plum Hall ANSI/ISO C Stress Test	29230	-v28 -ml -mt --tmu_support=tmu0 --fp_mode=relaxed -
Plum Hall ANSI/ISO C Stress Test	29230	0 o2 --abi=eabi
STL Port	217	0 -v28 --float_support=fpu32 -ml -mt -o0
STL Port	216	0 -v28 --float_support=fpu32 -ml -mt -o2 -mf
STL Port	216	0 -v28 --float_support=fpu32 -ml -mt -o2 -ms
STL Port	217	0 -v28 --float_support=fpu32 -ml -mt -o3 -mf

		-v28 --float_support=fpu32 -ml -mt -o3 -mi --
STL Port	217	0 symdebug:dwarf_version=4
STL Port	217	0 -v28 --float_support=fpu32 -ml -mt -o3 -ms
STL Port	217	0 -v28 --float_support=fpu32 -ml -mt -o4
STL Port	217	0 -v28 --float_support=fpu32 -ml -mt -o4 --abi=eabi
STL Port	216	0 -v28 --float_support=fpu32 -ml -mt -ooff
STL Port	217	0 -v28 --float_support=fpu32 -ml -o2
STL Port	217	0 -v28 -ml -mt -o1
STL Port	217	0 -v28 -ml -mt -o2 -mi
STL Port	217	0 -v28 -ml -mt -o2 -ms
STL Port	217	0 -v28 -ml -mt -o2 --rpt_threshold=80
STL Port	217	0 -v28 -ml -mt -o2 --symdebug:dwarf_version=4
		-v28 -ml -mt -o2 --symdebug:dwarf_version=4 --
STL Port	217	0 abi=eabi
STL Port	217	0 -v28 -ml -mt -o3 -mf
STL Port	217	0 -v28 -ml -mt -o3 -mf3 --symdebug:dwarf_version=4
STL Port	217	0 -v28 -ml -mt -o3 --symdebug:none
STL Port	217	0 -v28 -ml -mt -o4
STL Port	217	0 -v28 -ml -mt -o4 -ms
STL Port	217	0 -v28 -ml -o1 --symdebug:dwarf_version=4
STL Port	217	0 -v28 -ml -o2
STL Port	217	0 -v28 -ml -o3
STL Port	217	0 -v28 -ml -o3 -mf3
STL Port	217	0 -v28 -ml -o3 -mf3 --abi=eabi
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o1
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o2 -mf0
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o2 -mf5
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o2 --symdebug:dwarf_version=4
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o3
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o3 -mf3
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o3 --rpt_threshold=40
Suite++ Plum Hall C++		-v28 --abi=eabi --float_support=fpu32 -ml -mt --
Conformance	5123	0 exceptions --rtti -o4
Suite++ Plum Hall C++		-v28 --abi=eabi -ml -mt --exceptions --rtti -g
Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -g

Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o0
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o1
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -g
Suite++ Plum Hall C++ Conformance	5123	-v28 --abi=eabi -ml -mt --exceptions --rtti -o2 -ms -- 0 symdebug:dwarf_version=4
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mf2
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -mi -mo
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o3 -ms
Suite++ Plum Hall C++ Conformance	5123	0 -v28 --abi=eabi -ml -mt --exceptions --rtti -o4 -mf
Suite++ Plum Hall C++ Conformance	5123	-v28 --abi=eabi -ml -mt --exceptions --rtti -o4 -ms -- 0 symdebug:dwarf_version=4
Suite++ Plum Hall C++ Conformance	5118	0 -v28 --float_support=fpu32 -ml --exceptions --rtti -o0
Suite++ Plum Hall C++ Conformance	5118	0 -v28 --float_support=fpu32 -ml --exceptions --rtti -o2
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 g
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o1
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o2 -mf0
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o2 -mf5
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o2 -ms
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o2 --symdebug:dwarf_version=4
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o3
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o3 -mf3
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o3 --rpt_threshold=40
Suite++ Plum Hall C++ Conformance	5118	-v28 --float_support=fpu32 -ml -mt --exceptions --rtti - 0 o4

Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -g
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o0 -g
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o1 -- symdebug:dwarf_version=4
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o2
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o2 -mi
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o2 -ms
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o3 -g
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o3 -mf
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o3 -mf3
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o4
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml --exceptions --rtti -o4 -mf
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -g
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o0
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o1
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o2 -g
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o2 -g -- rpt_threshold=80
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o2 -ms -- symdebug:dwarf_version=4
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o3
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o3 -mf
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o3 -mf2
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o3 -mi -mo
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o3 -ms
Suite++ Plum Hall C++ Conformance	5118	0 -v28 -ml -mt --exceptions --rtti -o4 -mf

Suite++ Plum Hall C++
Conformance

5118

-v28 -ml -mt --exceptions --rtti -o4 -ms --
0 symdebug:dwarf_version=4